

**Formulário de Correção do Relatório Técnico**  
**EA773 – Primeiro Semestre de 2010**

Experimento \_\_\_\_\_

Grupo: \_\_\_\_\_ Turma: \_\_\_\_\_

Nota: \_\_\_\_\_

	Excelente	Bom	Regular	Insuficiente	Não se aplica
Síntese dos objetivos do experimento.					
Descrição sucinta das funcionalidades de cada sub-projeto e dos periféricos de entrada/saída dos dados (diagrama de blocos funcionais).					
Especificação lógica de cada problema: definição das variáveis binárias e dos estados do sistema.					
Descrição das relações lógicas entre as variáveis de entrada e de saída de cada problema (tabela-verdade ou funções lógicas).					
Síntese das relações lógicas em expressões algébricas simplificadas para cada problema (mapa de Karnaugh ou técnica de Quine-McClusky).					
Lista dos CIs escolhidos para implementação da sua solução e informações funcionais destes CIs (tabela-verdade dos seus sinais de dados e de controle)					
Adequação das expressões lógicas à pinagem dos CIs selecionados (expressão lógica dos sinais de controle)					
Legibilidade do esquema eletro-lógico da sua implementação (esquemático do Altera)					
<i>Layout</i> de montagem					
Completude dos casos simulados (formas de onda do Altera)					
Avaliação do desempenho da sua solução ( <i>Timing Analyzer</i> do Altera)					
Testes de campo realizados					
Estruturação do relatório					
Solução do <b>Desafio</b>					